



晶片設計與實作班(第二梯)

—勞動部勞動力發展署「產業新尖兵計畫」補助課程

招生簡章

主辦單位：長庚大學

課程名稱：晶片設計與實作班(第二梯)

訓練領域：□數位資訊 ■電子電機 □工業機械 □綠能科技

課程時數：360小時

開訓日期：114年 6月10日（星期二）

結訓日期：114年 8月16日（星期六）

上課時間：週一~週日 8:00-17:00

訓練地點：長庚大學電機系實驗室

學科：本課程包含184小時的專業學科(內涵64小時的基礎學科和120小時的專業學科。)讓更多想要從事晶片設計領域的學員也可以具有IC設計、IC佈局的專業知識。

術科：本課程包含176小時的術科教學時間，透過充足的練習目前IC設計和IC佈局產業現行的工具軟體和硬體，讓學員未來就業時可以無縫接軌。避免產學落差的問題，此外，本計畫規劃聯發科IC佈局主管、瑞昱半導體的工程師現場交流給予實作建議，讓學生做小型系統晶片設計與佈局，此方式可以讓學員對晶片設計與佈局有更完整的了解，也將透過南亞科技的就業媒合安排，更容易讓公司挑選出適合的員工。透過就業媒合安排，更可以直接獲得南亞科技IC設計部門的面試邀請。在訓練期間傍晚18:00-22:00、以及週六、週日課餘時間有額外安排160小時的個別輔導加強、專業底子加強、實作作業輔導、就業準備輔導、以及求職面試輔導；亦安排於南亞科技實際參觀IC設計工作環境與工作內容，並安排南亞科技教育訓練單位針對公司人力需求對學員進行介紹，以利後續就業媒合順利(2021年長庚大學與明志科大合作開班4個梯次，有3個梯次就業率在90%以上。)

訓練費用：79,200元

- 1.『產業新尖兵計畫』參訓者（計畫網站：<https://elite.taiwanjobs.gov.tw/tw/>），請至計畫網站報名，符合訓練單位錄訓資格後，可享本課程政府全額補助，免費參訓。（亦須符合本計畫修正規定第6點）
2. 依據失業青年職前訓練要點，培訓期間發給學習獎勵金（勞動力發展署發給每月最高8,000元）培訓期間享勞保（訓）。

報名日期：114年 5月 1日 ~ 114年 6月 3日



招生名額：40名為原則，依報名順序確認資格，額滿為止。

報名方式：

1. 申請參加產業新尖兵計畫前，應登錄為「台灣就業通」會員(電子郵件將作為後續訊息發布通知重要管道，請務必確實填寫)，並完成「我喜歡做的事」職涯興趣探索測驗(<https://exam1.taiwanjobs.gov.tw/Interest/Index>)。
2. 確認資格：於產業新尖兵計畫專區下載或列印「報名及參訓資格切結書」，閱覽切結書及相關須知，後加以簽名或蓋章，並交予訓練單位。
3. 繳交身分證影本、畢業證書、最高學歷成績單。
4. 依勞動署產業新尖兵課程計畫規定，報名時須要繳交1萬自付額予訓練單位，參訓完成訓時數達總課程時數三分之二以上，獲得結訓證書，且於結訓日次日起90日內依法投保就業保險者，則可向勞動署申請自付額1萬元補助。學員自付額1萬元請轉帳至合作金庫-長庚大學(銀行代號006，長庚大學帳號0410717064988)，並標註為晶片設計與實作班-自付額。
5. 與課程訓練單位簽訂訓練契約。
6. 取得課程訓練單位錄訓資格後，可享本課程全額免費參訓(惟課前須先繳交1萬元自付額，並於結訓後90日內投保就保，上課時數達2/3及取得結訓證書且於結訓後120日內向分署提出申請方可補助1萬元。)，培訓期間依據失業青年職前訓練要點發給學習獎勵金(勞動力發展署發給每月最高 8,000 元)，培訓期間享勞保(訓)。(亦須符合本計畫修正規定第 6 點)
7. 線上報名：<https://academic.cgu.edu.tw/>，
電子郵件報名：E-mail：icwey@mail.cgu.edu.tw

課程洽詢：

0988304651 長庚大學電機系 魏一勤

0958297829 長庚大學記憶體專業學程 莊皓鈞

甄選方式：

- 一、報名學員身分資格須符合勞動署規範。
- 二、甄選採2階段，第一階段進行資料審查，擇優錄取。如仍有名額，開放第二階段甄選，採面談甄選。
- 三、審查甄選以具備電資、工程領域大學、碩士學歷者優先。
- 四、資料審查成績80分以上者，得優先錄取；達80分以上之報名學員超過40人者，以報名時間序決定排序。資料審查成績60分以上，未達80分者，於報名截止前報名人數未達40人，可參加第二階段面試，面試成績80分以上者，通過甄選。審查成績未達60分者，未能通過甄選，亦不得進行第二階段面試。
- 五、書面與面試審查由培訓單位3位授課教師進行審查。書面審查評分比例:學歷20%、專業背景經歷40%、大學/碩士在學成績20%、參訓動機20%。面試審查評分比例:學歷20%、專業背景經歷30%、大學/碩士在學成績10%、參訓動機40%。

六、報名資料填寫不實者，培訓單位得立即取消報名資格，並同步回報勞動署桃竹苗分署。

七、辦法如有其他未規定事項，均依照勞動部勞動力發展署產業新尖兵計畫規範辦理。

【課程簡介】

配合勞動部勞動力發展署「產業新尖兵計畫」補助課程計畫開設將以晶片設計、晶片佈局為主。課程規劃以電子學、電路學為基礎核心課程。經過基礎課程教學後，本課程透過IC設計導論、數位晶片、類比晶片、IC佈局與IC設計實作讓學員們有更完整的認知，此部分課程也安排IC設計工程師和IC佈局工程師對半導體電路完整的架構觀念並拓展學員未來向晶片設計工程師、晶片佈局工程師發展的基礎，進而搭配大量的實作課程規畫、專題課程執行，讓學員可以藉由此短期課程學習擁有專業領域深耕或是第二專長養成；進而透過業界實際參訪、業界需求交流，讓學員可以清楚的了解到自己工作的上下游產業以及自己工作的定位；最後，再透過聯發科技、瑞昱半導體、南亞科技等業界合作夥伴協助的求職輔導、面試輔導、就業媒合、以及求職面試活動規劃，讓學員們可以更有效率進入職場，提升國家在IC設計領域之人力資源。

【課程目標】

為配合政府5+2重點發展領域人才培育，並強化青年就業專業能力培育，針對晶片設計、晶片佈局兩個重點領域進行課程開設規劃。因業界對IC設計、IC佈局工程師人才有大量需求，經本團隊老師與聯發科技、瑞昱半導體和南亞科技等多家國際級IC設計公司之部門主管討論後，決定向勞動部申請此次「產業新尖兵計畫」。並透過此計畫，培訓晶片設計與晶片佈局之學員就業之專業技能。訓練學員未來可以在IC設計產業工作，並在課程期間安排就業媒合、求職面試活動，增加學員就業機會並同時解決產業急缺人才的問題。

【課程大綱】

備註：若因臨時突發事件或不可抗力之因素，主辦單位保有調整課程或更換講師之權利。

課程名稱：晶片設計與實作班									
課程大綱	日期	授課時段	授課時間	時數	課程進度/內容	學/術科	授課地點	授課師資	助教
	6/10	■早上□下午□晚上	0800~1200	4	電路學	學科	電機系實驗室	王得貴	
	6/10	□早上■下午□晚上	1300~1700	4	電路學	學科	電機系實驗室	王得貴	
	6/11	■早上□下午□晚上	0800~1200	4	VLSI設計導論	學科	電機系實驗室	魏一勤	
	6/11	□早上■下午□晚上	1300~1700	4	VLSI設計導論	學科	電機系實驗室	魏一勤	
	6/13	■早上□下午□晚上	1300~1700	4	個別輔導	額外	電機系實驗室	魏一勤	何嘉洺
	6/13	□早上■下午□晚上	1800~2200	4	個別輔導	額外	電機系實驗室	魏一勤	何嘉洺

6/16	☒ 早上 ☐ 下午 ☐ 晚上	0800~1200	4	VLSI設計導論	學科	電機系實驗室	高少谷	
6/16	☐ 早上 ☒ 下午 ☐ 晚上	1300~1700	4	VLSI設計導論	學科	電機系實驗室	高少谷	
6/16	☐ 早上 ☐ 下午 ☒ 晚上	1800~2200	4	晚/個別輔導	額外	電機系實驗室	魏一勤	何嘉洺
6/17	☒ 早上 ☐ 下午 ☐ 晚上	0800~1200	4	類比IC設計導論	學科	電機系實驗室	高少谷	
6/17	☐ 早上 ☒ 下午 ☐ 晚上	1300~1700	4	類比IC設計導論	學科	電機系實驗室	高少谷	
6/18	☒ 早上 ☐ 下午 ☐ 晚上	0800~1200	4	電路學	學科	電機系實驗室	王得貴	
6/18	☐ 早上 ☒ 下午 ☐ 晚上	1300~1700	4	電路學	學科	電機系實驗室	王得貴	
6/18	☐ 早上 ☐ 下午 ☒ 晚上	1800~2200	4	晚/個別輔導	額外	電機系實驗室	魏一勤	何嘉洺
6/20	☒ 早上 ☐ 下午 ☐ 晚上	0800~1200	4	類比IC設計	學科	電機系實驗室	高少谷	
6/20	☐ 早上 ☒ 下午 ☐ 晚上	1300~1700	4	類比IC設計	學科	電機系實驗室	高少谷	
6/22	☒ 早上 ☐ 下午 ☐ 晚上	0800~1200	4	IC Layout實驗	術科	電機系實驗室	陳信良	林祈華
6/22	☐ 早上 ☒ 下午 ☐ 晚上	1300~1700	4	IC Layout實驗	術科	電機系實驗室	陳信良	林祈華
6/22	☐ 早上 ☐ 下午 ☒ 晚上	1800~2200	4	晚/個別輔導/Layout練習	額外	電機系實驗室	魏一勤	何嘉洺
6/23	☒ 早上 ☐ 下午 ☐ 晚上	0800~1200	4	數位IC設計	學科	電機系實驗室	魏一勤	
6/23	☐ 早上 ☒ 下午 ☐ 晚上	1300~1700	4	數位IC設計	學科	電機系實驗室	魏一勤	
6/25	☒ 早上 ☐ 下午 ☐ 晚上	0800~1200	4	VLSI設計導論	學科	電機系實驗室	魏一勤	
6/25	☐ 早上 ☒ 下午 ☐ 晚上	1300~1700	4	VLSI設計導論	學科	電機系實驗室	魏一勤	
6/25	☐ 早上 ☐ 下午 ☒ 晚上	1800~2200	4	晚/個別輔導	額外	電機系實驗室	魏一勤	陳慶宇
6/26	☒ 早上 ☐ 下午 ☐ 晚上	0800~1200	4	電子學	學科	電機系實驗室	王得貴	
6/26	☐ 早上 ☒ 下午 ☐ 晚上	1300~1700	4	電子學	學科	電機系實驗室	王得貴	
6/27	☒ 早上 ☐ 下午 ☐ 晚上	0800~1200	4	IC設計實驗	術科	電機系實驗室	魏一勤	張育鉸
6/27	☐ 早上 ☒ 下午 ☐ 晚上	1300~1700	4	IC設計實驗	術科	電機系實驗室	魏一勤	張育鉸
6/27	☐ 早上 ☐ 下午 ☒ 晚上	1800~2200	4	晚/個別輔導/實驗練習	額外	電機系實驗室	魏一勤	陳慶宇

6/28	☒ 早上 ☐ 下午 ☐ 晚上	0800~1200	4	IC設計實驗	術科	電機系實驗室	莊基男	張育鉸
6/28	☐ 早上 ☒ 下午 ☐ 晚上	1300~1700	4	IC設計實驗	術科	電機系實驗室	莊基男	張育鉸
6/28	☐ 早上 ☐ 下午 ☒ 晚上	1800~2200	4	晚/個別輔導/實驗練習	額外	電機系實驗室	魏一勤	何嘉洺
6/29	☒ 早上 ☐ 下午 ☐ 晚上	0800~1200	4	類比IC設計	學科	電機系實驗室	高少谷	
6/29	☐ 早上 ☒ 下午 ☐ 晚上	0800~1200	4	類比IC設計	學科	電機系實驗室	高少谷	
6/29	☐ 早上 ☐ 下午 ☒ 晚上	1800~2200	4	晚/個別輔導	額外	電機系實驗室	魏一勤	何嘉洺
6/30	☒ 早上 ☐ 下午 ☐ 晚上	1300~1700	4	電子學	學科	電機系實驗室	王得貴	
6/30	☐ 早上 ☒ 下午 ☐ 晚上	0800~1200	4	電子學	學科	電機系實驗室	王得貴	
7/1	☒ 早上 ☐ 下午 ☐ 晚上	1300~1700	4	個別輔導	額外	電機系實驗室	魏一勤	
7/1	☐ 早上 ☒ 下午 ☐ 晚上	1800~2200	4	個別輔導	額外	電機系實驗室	魏一勤	
7/2	☒ 早上 ☐ 下午 ☐ 晚上	0800~1200	4	邏輯電路設計	學科	電機系實驗室	陳元賀	
7/2	☐ 早上 ☒ 下午 ☐ 晚上	1300~1700	4	邏輯電路設計	學科	電機系實驗室	陳元賀	
7/3	☒ 早上 ☐ 下午 ☐ 晚上	0800~1200	4	IC設計實驗	術科	電機系實驗室	高少谷	張育鉸
7/3	☐ 早上 ☒ 下午 ☐ 晚上	1300~1700	4	IC設計實驗	術科	電機系實驗室	高少谷	張育鉸
7/3	☐ 早上 ☐ 下午 ☒ 晚上	1800~2200	4	晚/個別輔導/實驗練習	額外	電機系實驗室	魏一勤	張育鉸
7/4	☒ 早上 ☐ 下午 ☐ 晚上	0800~1200	4	射頻積體電路設計	學科	電機系實驗室	王三輔	
7/4	☐ 早上 ☒ 下午 ☐ 晚上	1300~1700	4	射頻積體電路設計	學科	電機系實驗室	王三輔	
7/5	☒ 早上 ☐ 下午 ☐ 晚上	0800~1200	4	IC Layout實驗	術科	電機系實驗室	陳信良	高哲瑄
7/5	☐ 早上 ☒ 下午 ☐ 晚上	1300~1700	4	IC Layout實驗	術科	電機系實驗室	陳信良	高哲瑄
7/5	☐ 早上 ☐ 下午 ☒ 晚上	1800~2200	4	晚/個別輔導/實驗練習	額外	電機系實驗室	魏一勤	何嘉洺
7/7	☒ 早上 ☐ 下午 ☐ 晚上	1300~1700	4	個別輔導	額外	電機系實驗室	魏一勤	何嘉洺
7/7	☐ 早上 ☒ 下午 ☐ 晚上	1800~2200	4	個別輔導	額外	電機系實驗室	魏一勤	何嘉洺
7/8	☒ 早上 ☐ 下午 ☐ 晚上	0800~1200	4	電子學	學科	電機系實驗室	王得貴	

7/8	☐ 早上 ☒ 下午 ☐ 晚上	1300~1700	4	電子學	學科	電機系實驗室	王得貴	
7/9	☒ 早上 ☐ 下午 ☐ 晚上	0800~1200	4	FPGA設計實驗	術科	電機系實驗室	陳元賀	郭庭宇
7/9	☐ 早上 ☒ 下午 ☐ 晚上	1300~1700	4	FPGA設計實驗	術科	電機系實驗室	陳元賀	郭庭宇
7/10	☒ 早上 ☐ 下午 ☐ 晚上	0800~1200	4	FPGA設計實驗	術科	電機系實驗室	陳瓊安	唐睿陽
7/10	☐ 早上 ☒ 下午 ☐ 晚上	1300~1700	4	FPGA設計實驗	術科	電機系實驗室	陳瓊安	唐睿陽
7/11	☒ 早上 ☐ 下午 ☐ 晚上	0800~1200	4	射頻積體電路設計	學科	電機系實驗室	王三輔	
7/11	☐ 早上 ☒ 下午 ☐ 晚上	1300~1700	4	射頻積體電路設計	學科	電機系實驗室	王三輔	
7/12	☒ 早上 ☐ 下午 ☐ 晚上	0800~1200	4	IC設計實驗	術科	電機系實驗室	莊基男	何嘉洺
7/12	☐ 早上 ☒ 下午 ☐ 晚上	1300~1700	4	IC設計實驗	術科	電機系實驗室	莊基男	何嘉洺
7/12	☐ 早上 ☐ 下午 ☒ 晚上	1800~2200	4	晚/個別輔導/實驗練習	額外	電機系實驗室	魏一勤	何嘉洺
7/13	☒ 早上 ☐ 下午 ☐ 晚上	0800~1200	4	類比IC設計	學科	電機系實驗室	高少谷	
7/13	☐ 早上 ☒ 下午 ☐ 晚上	1300~1700	4	類比IC設計	學科	電機系實驗室	高少谷	
7/13	☐ 早上 ☐ 下午 ☒ 晚上	1800~2200	4	晚/個別輔導/Layout練習	額外	電機系實驗室	魏一勤	
7/15	☒ 早上 ☐ 下午 ☐ 晚上	0800~1200	4	IC設計實驗	術科	電機系實驗室	魏一勤	林祈華
7/15	☐ 早上 ☒ 下午 ☐ 晚上	1300~1700	4	IC設計實驗	術科	電機系實驗室	魏一勤	林祈華
7/16	☒ 早上 ☐ 下午 ☐ 晚上	1300~1700	4	電子學	學科	電機系實驗室	王得貴	
7/16	☐ 早上 ☒ 下午 ☐ 晚上	0800~1200	4	電子學	學科	電機系實驗室	王得貴	
7/16	☐ 早上 ☐ 下午 ☒ 晚上	1800~2200	4	晚/個別輔導	額外	電機系實驗室	魏一勤	何嘉洺
7/17	☒ 早上 ☐ 下午 ☐ 晚上	0800~1200	4	演算法與實務應用	學科	電機系實驗室	林君玲	
7/17	☐ 早上 ☒ 下午 ☐ 晚上	1300~1700	4	演算法與實務應用	學科	電機系實驗室	林君玲	
7/18	☒ 早上 ☐ 下午 ☐ 晚上	0800~1200	4	演算法與實務應用	學科	電機系實驗室	林君玲	
7/18	☐ 早上 ☒ 下午 ☐ 晚上	1300~1700	4	演算法與實務應用	學科	電機系實驗室	林君玲	
7/19	☒ 早上 ☐ 下午 ☐ 晚上	0800~1200	4	IC Layout設計考量	術科	電機系實驗室	魏一勤/林貝儒	何嘉洺

7/19	☐ 早上 ☒ 下午 ☐ 晚上	1300~1700	4	IC Layout設計考量	術科	電機系實驗室	魏一勤/林貝儒	何嘉洺
7/19	☐ 早上 ☐ 下午 ☒ 晚上	1800~2200	4	晚/個別輔導/實驗練習	額外	電機系實驗室	魏一勤	何嘉洺
7/20	☒ 早上 ☐ 下午 ☐ 晚上	0800~1200	4	IC Layout設計專題實作	術科	電機系實驗室	陳信良	高哲瑄
7/20	☐ 早上 ☒ 下午 ☐ 晚上	1300~1700	4	IC Layout設計專題實作	術科	電機系實驗室	陳信良	高哲瑄
7/20	☐ 早上 ☐ 下午 ☒ 晚上	1800~2200	4	晚/個別輔導/Layout練習	額外	電機系實驗室	魏一勤	何嘉洺
7/21	☒ 早上 ☐ 下午 ☐ 晚上	1300~1700	4	個別輔導/Layout練習	額外	電機系實驗室	魏一勤	林祈華
7/21	☐ 早上 ☒ 下午 ☐ 晚上	1300~1700	4	個別輔導/Layout練習	額外	電機系實驗室	魏一勤	林祈華
7/23	☒ 早上 ☐ 下午 ☐ 晚上	0800~1200	4	數位IC設計實驗	術科	電機系實驗室	魏一勤	郭庭宇
7/23	☐ 早上 ☒ 下午 ☐ 晚上	1300~1700	4	數位IC設計實驗	術科	電機系實驗室	魏一勤	郭庭宇
7/23	☐ 早上 ☐ 下午 ☒ 晚上	1800~2200	4	晚/個別輔導/實驗練習	額外	電機系實驗室	魏一勤	何嘉洺
7/24	☒ 早上 ☐ 下午 ☐ 晚上	1300~1700	4	個別輔導/Layout練習	額外	電機系實驗室	魏一勤	陳慶宇
7/24	☐ 早上 ☒ 下午 ☐ 晚上	1300~1700	4	個別輔導/Layout練習	額外	電機系實驗室	魏一勤	陳慶宇
7/25	☒ 早上 ☐ 下午 ☐ 晚上	0800~1200	4	IC設計實作專題/就業面試準備	術科	電機系實驗室	魏一勤	
7/25	☐ 早上 ☒ 下午 ☐ 晚上	1300~1700	4	IC設計實作專題/就業面試準備	術科	電機系實驗室	魏一勤	
7/26	☒ 早上 ☐ 下午 ☐ 晚上	0800~1200	4	IC設計實驗	術科	電機系實驗室	莊基男	林祈華
7/26	☐ 早上 ☒ 下午 ☐ 晚上	1300~1700	4	IC設計實驗	術科	電機系實驗室	莊基男	林祈華
7/26	☐ 早上 ☐ 下午 ☒ 晚上	1800~2200	4	晚/個別輔導/實驗練習	額外	電機系實驗室	魏一勤	何嘉洺
7/27	☒ 早上 ☐ 下午 ☐ 晚上	0800~1200	4	類比IC設計實驗	術科	電機系實驗室	莊基男	林祈華
7/27	☐ 早上 ☒ 下午 ☐ 晚上	1300~1700	4	類比IC設計實驗	術科	電機系實驗室	莊基男	林祈華
7/27	☐ 早上 ☐ 下午 ☒ 晚上	1800~2200	4	晚/個別輔導/Layout練習	額外	電機系實驗室	魏一勤	何嘉洺
7/28	☒ 早上 ☐ 下午 ☐ 晚上	0800~1200	4	數位IC設計	學科	電機系實驗室	陳瓊安	
7/28	☐ 早上 ☒ 下午 ☐ 晚上	1300~1700	4	數位IC設計	學科	電機系實驗室	陳瓊安	
7/29	☒ 早上 ☐ 下午 ☐ 晚上	1300~1700	4	個別輔導/Layout練習	額外	電機系實驗室	魏一勤	陳慶宇

7/29	☐ 早上 ☒ 下午 ☐ 晚上	1300~1700	4	個別輔導/Layout練習	額外	電機系實驗室	魏一勤	陳慶宇
7/31	☐ 早上 ☒ 下午 ☐ 晚上	1300~1700	4	下午/個別輔導/Layout練習	額外	電機系實驗室	魏一勤	何嘉洺
7/31	☐ 早上 ☐ 下午 ☒ 晚上	1800~2200	4	晚/個別輔導/Layout練習	額外	電機系實驗室	魏一勤	何嘉洺
8/1	☒ 早上 ☐ 下午 ☐ 晚上	0800~1200	4	IC設計實作專題/就業面試準備	術科	電機系實驗室	魏一勤	李宸銘
8/1	☐ 早上 ☒ 下午 ☐ 晚上	1300~1700	4	IC設計實作專題/就業面試準備	術科	電機系實驗室	魏一勤	李宸銘
8/2	☒ 早上 ☐ 下午 ☐ 晚上	1300~1700	4	個別輔導/Layout練習	額外	電機系實驗室	魏一勤	陳慶宇
8/2	☐ 早上 ☒ 下午 ☐ 晚上	1300~1700	4	個別輔導/Layout練習	額外	電機系實驗室	魏一勤	陳慶宇
8/3	☒ 早上 ☐ 下午 ☐ 晚上	0800~1200	4	IC Layout設計專題實作	術科	電機系實驗室	陳信良	高哲瑄
8/3	☐ 早上 ☒ 下午 ☐ 晚上	1300~1700	4	IC Layout設計專題實作	術科	電機系實驗室	陳信良	高哲瑄
8/3	☐ 早上 ☐ 下午 ☒ 晚上	1800~2200	4	晚/個別輔導/實驗練習	額外	電機系實驗室	魏一勤	何嘉洺
8/4	☒ 早上 ☐ 下午 ☐ 晚上	0800~1200	4	數位IC設計實驗	術科	電機系實驗室	陳瓊安	郭庭宇
8/4	☐ 早上 ☒ 下午 ☐ 晚上	1300~1700	4	數位IC設計實驗	術科	電機系實驗室	陳瓊安	郭庭宇
8/6	☒ 早上 ☐ 下午 ☐ 晚上	1300~1700	4	個別輔導/Layout練習	額外	電機系實驗室	魏一勤	陳慶宇
8/6	☐ 早上 ☒ 下午 ☐ 晚上	1300~1700	4	個別輔導/Layout練習	額外	電機系實驗室	魏一勤	陳慶宇
8/9	☒ 早上 ☐ 下午 ☐ 晚上	0800~1200	4	數位IC設計實驗/瑞昱半導體業界實務經驗分享與應聘經驗交流	術科	電機系實驗室	彭建彰/陳政昌/黃珮瑄	何嘉洺
8/9	☐ 早上 ☒ 下午 ☐ 晚上	1300~1700	4	數位IC設計實驗/瑞昱半導體業界實務經驗分享與應聘經驗交流	術科	電機系實驗室	彭建彰/陳政昌/黃珮瑄	何嘉洺
8/9	☐ 早上 ☐ 下午 ☒ 晚上	1800~2200	4	晚/個別輔導/實驗練習	額外	電機系實驗室	魏一勤	何嘉洺
8/10	☒ 早上 ☐ 下午 ☐ 晚上	0800~1200	4	數位IC設計實驗	術科	電機系實驗室	魏一勤	林祈華
8/10	☐ 早上 ☒ 下午 ☐ 晚上	1300~1700	4	數位IC設計實驗	術科	電機系實驗室	魏一勤	林祈華
8/10	☐ 早上 ☐ 下午 ☒ 晚上	1800~2200	4	晚/個別輔導/實驗練習	額外	電機系實驗室	魏一勤	何嘉洺
8/11	☒ 早上 ☐ 下午 ☐ 晚上	0800~1200	4	IC設計實作專題/就業面試準備	術科	電機系實驗室	魏一勤	林祈華
8/11	☐ 早上 ☒ 下午 ☐ 晚上	1300~1700	4	IC設計實作專題/就業面試準備	術科	電機系實驗室	魏一勤	林祈華

	8/11	☐ 早上 ☐ 下午 ☒ 晚上	1800~2200	4	晚/個別輔導/實驗練習	額外	電機系實驗室	魏一勤	何嘉洺
	8/12	☒ 早上 ☐ 下午 ☐ 晚上	0800~1200	4	南亞科技業界參訪/ 南亞科技就業媒合 (實體面試)	術科	電機系實驗室/南亞科技	魏一勤/ 林哲民	何嘉洺
	8/12	☐ 早上 ☒ 下午 ☐ 晚上	1300~1700	4	南亞科技業界參訪/ 南亞科技就業媒合 (實體面試)	術科	電機系實驗室/南亞科技	魏一勤/ 林哲民	何嘉洺
	8/13	☒ 早上 ☐ 下午 ☐ 晚上	0800~1200	4	FPGA設計實驗	術科	電機系實驗室	陳元賀	郭庭宇
	8/13	☐ 早上 ☒ 下午 ☐ 晚上	1300~1700	4	FPGA設計實驗	術科	電機系實驗室	陳元賀	郭庭宇
	8/15	☒ 早上 ☐ 下午 ☐ 晚上	0800~1200	4	FPGA設計實作專題	術科	電機系實驗室	魏一勤	唐睿陽
	8/15	☐ 早上 ☒ 下午 ☐ 晚上	1300~1700	4	FPGA設計實作專題	術科	電機系實驗室	魏一勤	唐睿陽
	8/16	☒ 早上 ☐ 下午 ☐ 晚上	0800~1200	4	IC Layout設計專題 實作/聯發科業界實 務經驗分享與應聘經 驗交流	術科	電機系實驗室	魏一勤/ 游永傑	林祈華
	8/16	☐ 早上 ☒ 下午 ☐ 晚上	1300~1700	4	IC Layout設計專題 實作/聯發科業界實 務經驗分享與應聘經 驗交流	術科	電機系實驗室	魏一勤/ 游永傑	林祈華
	8/16	☐ 早上 ☐ 下午 ☒ 晚上	1800~2200	4	晚/個別輔導/實驗練習	額外	電機系實驗室	魏一勤	何嘉洺

【適合對象】

年滿十五歲至二十九歲之本國籍待業青年（以課程開訓日計算）申請參加勞動部勞動力發展署產業新尖兵計畫者。訓練期間不得具勞工保險(不含訓字保)、就業保險身分，或為營利事業登記負責人。學歷要求，至少應高中(職)畢(肄)業。

【授課講師】

魏一勤、高少谷、陳元賀-長庚大學電機系教師

王得貴、陳瓊安、林君玲-明志科技大學電機系教師

王三輔-勤益科技大學電子系教師

莊基男-華梵大學生活科技系教師

陳信良-文化大學電機系教師



林哲民-南亞科

游永傑-聯發科

黃佩瑄、彭建彰、陳政昌-瑞昱半導體

林貝儒-國家晶片中心

【注意事項】

1. 為尊重講師之智慧財產權，恕無法提供課程講義電子檔。
2. 課程3天前，學員將收到【E-mail上課通知】，敬請留意信件。
3. 如需取消報名，請於開課前三日以書面傳真至主辦單位並電話確認。

【補助費用】

1. 青年參加指定訓練課程，由勞動部勞動力發展署所屬分署依訓練單位辦理訓練收費標準，每人最高以補助 10 萬元為上限。培訓期間依據失業青年職前訓練要點發給學習獎勵金（勞動力發展署發給每月最高 8,000 元）。（亦須符合本計畫修正規定第6點）
2. 青年如後續經審核資格不符，應自行負擔相關訓練費用。
3. 青年報名本計畫指定訓練課程，由勞動部勞動力發展署所屬分署依訓練單位辦理訓練收費標準，先行墊付訓練費用，如後續經審核資格不符，由青年自行負擔相關訓練費用。
4. 青年應與訓練單位簽訂訓練契約，並先繳付1萬元自付額，青年取得課程結訓證書及出席時數達總訓練時數2/3以上，且於結訓日次日起90日內依法投保就業保險者，則可向分署申請自付額1萬元補助。

【其他重要注意事項】

1. 以參訓一班次為限，且參訓時數應達總課程時數三分之二以上。
2. 青年參加勞動部勞動力發展署與所屬各分署及各直轄市、縣(市)政府依失業者職業訓練實施基準辦理之職前訓練，於結訓後180日內者，不得參加本計畫。
3. 產業新尖兵計畫
https://www.wda.gov.tw/News_Content.aspx?n=85E1E406503C665B&sms=4AB77FB5C324175E&s=283D8CE0F646545C
4. 培訓證書：課程出席率超過 90%，並完成專題製作，將由(訓練單位)核發培訓證書。(訓練期間未到課之時數達全期訓練總時數10%，不得領取勞動部每個月發放之8000獎勵金。於受訓期間，請病假、事假及曠課時數合計逾全期訓練時數五分之一（小數點無條件進位計算）或曠課時數達全期訓練時數十分之一（小數點無條件進位計算）者，應予以退訓。）



114/6/10-114/8/16 晶片設計與實作班(第二梯)

FAX：或 Email 至: icwey@mail.cgu.edu.tw

發票：二聯式(含個人) 三聯式
統一編號：
發票抬頭：

已成為勞動力發展署「產業新尖兵計畫」參訓者

姓名(中文)	姓名(護照英文)	電話	手機號碼	葷／素	電子郵件(請以正楷書寫)

◎ 繳費方式：(勞動力發展署「產業新尖兵計畫」參訓者無須勾選)

- ATM 轉帳(線上報名)：繳費方式選擇「ATM 轉帳」者，系統將給您一組轉帳帳號「銀行代號、轉帳帳號」，但此帳號只提供本課程轉帳使用，**各別學員轉帳請使用不同轉帳帳號**！！轉帳後，寫上您的「公司全銜、課程名稱、姓名、聯絡電話」與「收據」傳真至 收。
- 信用卡(線上報名)：繳費方式選「信用卡」，直到顯示「您已完成報名手續」為止，才確實完成繳費。
- 銀行匯款：銀行 分行，帳號(代碼：)。戶名「」，
請填具「報名表」與「收據」回傳真至收
- 即期支票：抬頭「」，掛號郵寄至： 收。